



Декада 100 МГц (2.208.077-01)
Схема электрическая принципиальная.

1. Вывод 7 микросхемы D1, вывод 16 микросхемы D3, выводы 1 и 16 микросхем D2, D4...D7 подключить к корпусу.
2. Вывод 14 микросхемы D1, вывод 9 микросхемы D3 подключить к цепи +5 В.
3. Вывод 8 микросхем D2...D7 подключить к цепи минус 5,2 В.
4. Вывод 11 микросхемы D2 подключить к цепи «а».
5. Транзисторы V5 и V6 подобрать попарно одинаковыми по току с точностью до $\pm 5\%$ при напряжении сток-исток, равном 5 В, и напряжении затвор-исток, равном 0.